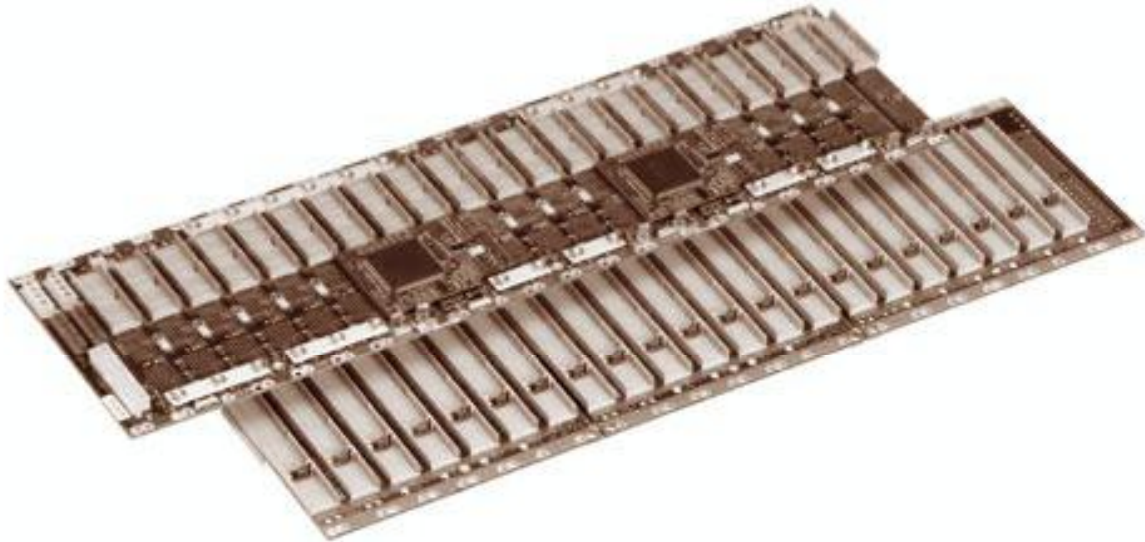


Backplane 3 HE
Systemslot rechts
Variante RB Professional

*Backplane 3 U
Right-hand system
slot, variant RB*



CompactPCI®



Die Variante RB nutzt den Platz hinter einer z. B. 8 TE breiten CPU, um zusätzlichen Platz für Steckverbinder zur Stromversorgung des Backplanes bereitzustellen. Dadurch ist auch bei dieser Bauart kein Platz im Baugruppenträger nutzlos verbraucht.

Hocheffizient und kostengünstig kann somit die Stromzuführung zum Backplane per ATX-Steckverbinder sowie die Verdrahtung von Lüftern und Laufwerken realisiert werden. Für Systeme mit einer Leistungsaufnahme von > 300 W stehen zusätzlich Stromschienen zur Verfügung, welche auch die separate Versorgung jeder einzelnen Teilbackplane zulassen.

Die extrem flach konstruierte PCI to PCI Bridge ermöglicht das lückenlose Anreihen der kaskadierbaren Backplanes ohne Steckplatzverlust. Selbst Rear I/O Boards können an allen Steckplätzen gesteckt werden. Zusätzliche Steck-/Schraubanschlüsse für alle Versorgungsspannungen bieten die Möglichkeit einer individuellen Verkabelung.

Verfügbare Ausführungen:

- 32 Bit
- 32 Bit mit Rear I/O an allen Steckplätzen
- 64 Bit (≤ 8 Slots)
- $V(I/O) = 3,3$ V oder 5 V
- 33 MHz, 66 MHz (≤ 5 Slots)

The RB variant uses the space, e.g. behind an 8U-wide CPU, to provide additional space for plug-in connectors to supply the backplane with power. This means that no space goes unused in the card rack with this design variant.

The power supply to the backplane by means of an ATX connector and the wiring of fans and disk drives can therefore be implemented in a highly efficient and economic manner. Additional terminal bars are available for systems with a power consumption of more than 300 W.

These permit each individual partial backplane to be supplied with power separately.

The extremely flat PCI to PCI bridge design permits seamless arrangements of cascaded backplanes without losing any slots.

Even rear I/O boards can be inserted in all slots.

Additional plug-in/screw connections for all supply voltages permit individual wiring.

Variants available:

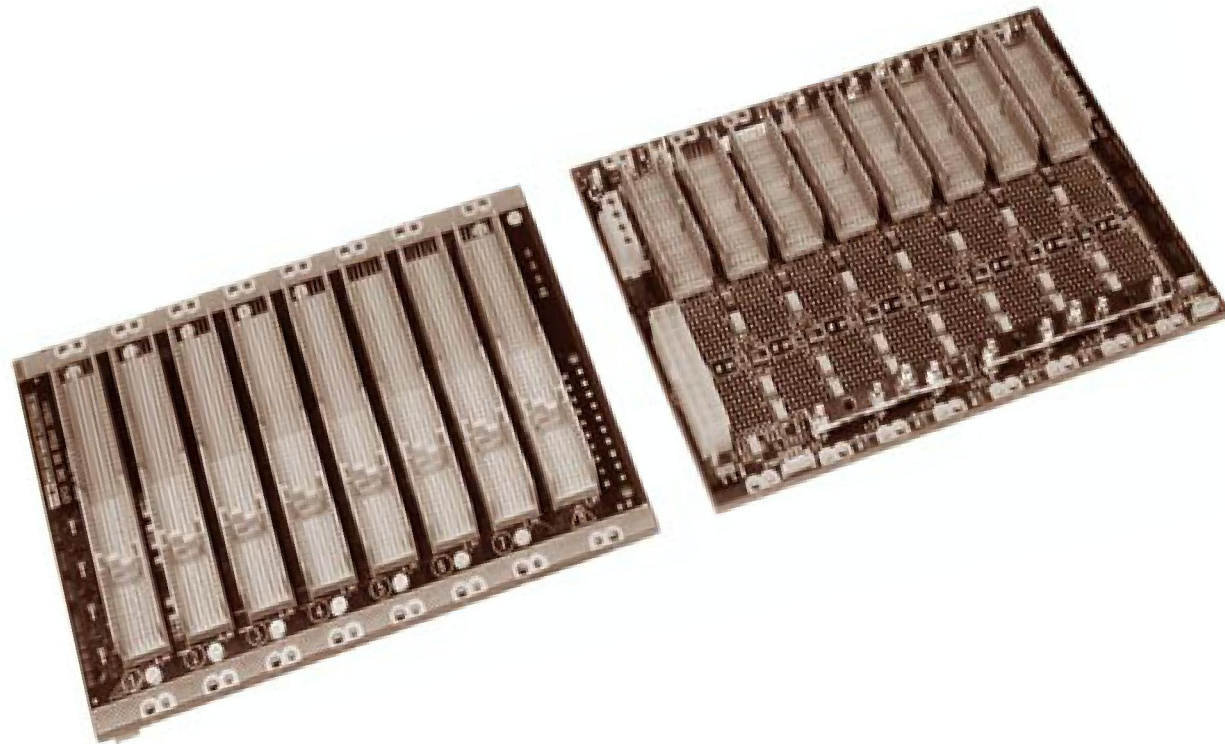
- 32-bit
- 32-bit with rear I/O in all slots
- 64-bit (≤ 8 Slots)
- $V(I/O) = 3.3$ V or 5 V
- 33 MHz, 66 MHz (≤ 5 Slots)

CompactPCI® PICMG 2.0 R 3.0



Backplane 3 HE
Systemslot rechts
Variante RB Professional

*Backplane 3 U
Right-hand system
slot, variant RB*




Entsprechend der Spezifikation haben die 8 Slot-Backplanes gegenüber dem Systemslot on-Board Schottky Barrier Dioden für optimale Betriebssicherheit und bestes Übertragungsverhalten. Dadurch ist die 8 Slot-Backplane um 14 mm länger als alle anderen Slotlängen.

Backplanes mit mehr als 8 Steckplätzen sind mit PCI to PCI Bridge ausgestattet.

In accordance with the specification, the 8-slot backplanes are equipped with on-board Schottky barrier diodes across from the system slot to guarantee optimal reliability and transfer characteristics. For this reason, the 8-slot backplane is 14 mm longer than the non-8-slot variants.

Backplanes with more than 8 slots come with a PCI to PCI bridge.

Bestellnummern	Order numbers		CompactPCI®
rote Nummern: Vorzugstyp schwarze Nummern: auf Anfrage	red numbers: preferred part black numbers: on request		

32 Bit	ohne Rear I/O without rear I/O	32 Bit	mit Rear I/O with rear I/O
--------	-----------------------------------	--------	-------------------------------

slot		V(I/O) = 3.3 V	V(I/O) = 5 V	slot		V(I/O) = 3.3 V	V(I/O) = 5 V
66 MHz	1	33RB 01 3 6 14	—	66 MHz	1	33RB 01 4 6 14	—
	2	33RB 02 3 6 14	—		2	33RB 02 4 6 14	—
	3	33RB 03 3 6 14	—		3	33RB 03 4 6 14	—
	4	33RB 04 3 6 14	—		4	33RB 04 4 6 14	—
	5	33RB 05 3 6 14	—		5	33RB 05 4 6 14	—
33 MHz	1	33RB 01 3 3 14	33RB 01 3 5 14	33 MHz	1	33RB 01 4 3 14	33RB 01 4 5 14
	2	33RB 02 3 3 14	33RB 02 3 5 14		2	33RB 02 4 3 14	33RB 02 4 5 14
	3	33RB 03 3 3 14	33RB 03 3 5 14		3	33RB 03 4 3 14	33RB 03 4 5 14
	4	33RB 04 3 3 14	33RB 04 3 5 14		4	33RB 04 4 3 14	33RB 04 4 5 14
	5	33RB 05 3 3 13	33RB 05 3 5 13		5	33RB 05 4 3 13	33RB 05 4 5 13
	6	33RB 06 3 3 14	33RB 06 3 5 14		6	33RB 06 4 3 14	33RB 06 4 5 14
	7	33RB 07 3 3 13	33RB 07 3 5 13		7	33RB 07 4 3 13	33RB 07 4 5 13
	8	33RB 08 3 3 14	33RB 08 3 5 14		8	33RB 08 4 3 14	33RB 08 4 5 14
	9 (5+4)	33RB 09 3 3 13	33RB 09 3 5 13		9 (5+4)	33RB 09 4 3 13	33RB 09 4 5 13
	10 (5+5)	33RB 10 3 3 13	33RB 10 3 5 13		10 (5+5)	33RB 10 4 3 13	33RB 10 4 5 13
	11 (7+4)	33RB 11 3 3 13	33RB 11 3 5 13		11 (7+4)	33RB 11 4 3 13	33RB 11 4 5 13
	12 (7+5)	33RB 12 3 3 13	33RB 12 3 5 13		12 (7+5)	33RB 12 4 3 13	33RB 12 4 5 13
	13 (7+6)	33RB 13 3 3 13	33RB 13 3 5 13		13 (7+6)	33RB 13 4 3 13	33RB 13 4 5 13
	14 (7+7)	33RB 14 3 3 13	33RB 14 3 5 13		14 (7+7)	33RB 14 4 3 13	33RB 14 4 5 13
	15 (7+4+4)	33RB 15 3 3 13	33RB 15 3 5 13		15 (7+4+4)	33RB 15 4 3 13	33RB 15 4 5 13
	16 (7+5+4)	33RB 16 3 3 13	33RB 16 3 5 13		16 (7+5+4)	33RB 16 4 3 13	33RB 16 4 5 13
	17 (7+6+4)	33RB 17 3 3 13	33RB 17 3 5 13		17 (7+6+4)	33RB 17 4 3 13	33RB 17 4 5 13
	18 (7+7+4)	33RB 18 3 3 13	33RB 18 3 5 13		18 (7+7+4)	33RB 18 4 3 13	33RB 18 4 5 13
	19 (7+7+5)	33RB 19 3 3 13	33RB 19 3 5 13		19 (7+7+5)	33RB 19 4 3 13	33RB 19 4 5 13
	20 (7+7+6)	33RB 20 3 3 13	33RB 20 3 5 13		20 (7+7+6)	33RB 20 4 3 13	33RB 20 4 5 13

32 Bit	mit Rear I/O ohne geographische Adressen with rear I/O without Geographic Addressing	64 Bit
--------	---	--------

slot		V(I/O) = 3.3 V	V(I/O) = 5 V	slot		V(I/O) = 3.3 V	V(I/O) = 5 V
66 MHz	1	33RB 01 5 6 14	—	66 MHz	1	33RB 01 6 6 14	—
	2	33RB 02 5 6 14	—		2	33RB 02 6 6 14	—
	3	33RB 03 5 6 14	—		3	33RB 03 6 6 14	—
	4	33RB 04 5 6 14	—		4	33RB 04 6 6 14	—
	5	33RB 05 5 6 13	—		5	33RB 05 6 6 14	—
33 MHz	1	33RB 01 5 3 14	33RB 01 5 5 14	33 MHz	1	33RB 01 6 3 14	33RB 01 6 5 14
	2	33RB 02 5 3 14	33RB 02 5 5 14		2	33RB 02 6 3 14	33RB 02 6 5 14
	3	33RB 03 5 3 14	33RB 03 5 5 14		3	33RB 03 6 3 14	33RB 03 6 5 14
	4	33RB 04 5 3 14	33RB 04 5 5 14		4	33RB 04 6 3 14	33RB 04 6 5 14
	5	33RB 05 5 3 13	33RB 05 5 5 13		5	33RB 05 6 3 14	33RB 05 6 5 14
	6	33RB 06 5 3 14	33RB 06 5 5 14		6	33RB 06 6 3 14	33RB 06 6 5 14
	7	33RB 07 5 3 14	33RB 07 5 5 14		7	33RB 07 6 3 14	33RB 07 6 5 14
	8	33RB 08 5 3 14	33RB 08 5 5 14		8	33RB 08 6 3 14	33RB 08 6 5 14