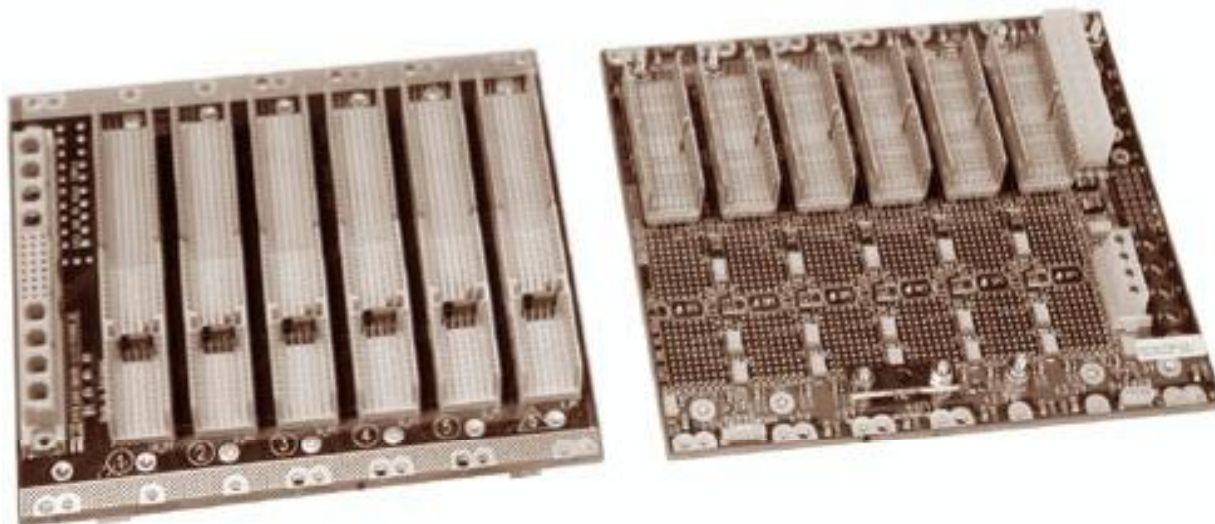


## CompactPCI® PICMG 2.0 R 3.0



Backplane 3 HE  
Systemslot rechts  
Variante RC Professional

*Backplane 3 U  
Right-hand system  
slot, variant RC*



Der Stromzuführung mittels Steckverbinder nach DIN 41612, Bauform M, wurde in der Professional-Ausstattung durch den aus der PC-Welt bekannten ATX-Steckverbinder erweitert.

Zusätzlich stehen Schraubanschlüsse für alle Spannungen zur Verfügung. Die V(I/O)-Spannung kann in dieser Variante bei Bedarf einfach geändert werden.

Steckverbinder für den externen Anschluss des JTAG-Busses und des IPMB-Busses sind ebenfalls serienmäßig enthalten. Somit ist diese Backplane für individuelle und zugleich kostengünstige Systemgestaltung bestens geeignet.

Verfügbare Ausführungen:

- 32 Bit
- 32 Bit mit Rear I/O (mit/ohne geographische Adressen)
- 64 Bit
- V(I/O) = 3,3 V oder 5 V
- 33 MHz/66 MHz (≤ 5 Slot)

*In the Professional variant, the power supply via the DIN 41612 type M connector has been extended by the ATX connector used in the PC world.*


*Screw connections for all voltages are additionally available. The V(I/O) voltage can be changed in a simple manner with this variant.*

*Connectors for external connection of the JTAG bus and IPMB bus are also standard equipment.*

*Therefore this backplane is an excellent choice for individual yet economical system designs.*

*Variants available:*

- 32-bit
- 32-bit with rear I/O (with/without geographic addressing)
- 64-bit
- V(I/O) = 3.3 V or 5 V
- 33 MHz/66 MHz (≤ 5 slots)

Bestellnummern	Order numbers		<b>CompactPCI®</b>
rote Nummern: Vorzugstypen schwarze Nummern: auf Anfrage	red numbers: preferred part black numbers: on request		

### 32 Bit ohne Rear I/O without rear I/O

	slot	V(I/O) = 3.3 V	V(I/O) = 5 V
<b>66 MHz</b>	1	33RC 01 3 6 14	—
	2	33RC 02 3 6 14	—
	3	33RC 03 3 6 14	—
	4	33RC 04 3 6 14	—
	5	33RC 05 3 6 14	—
<b>33 MHz</b>	1	33RC 01 3 3 14	33RC 01 3 5 14
	2	33RC 02 3 3 14	33RC 02 3 5 14
	3	33RC 03 3 3 14	33RC 03 3 5 14
	4	33RC 04 3 3 14	33RC 04 3 5 14
	5	33RC 05 3 3 14	33RC 05 3 5 14
	6	33RC 06 3 3 14	33RC 06 3 5 14
	7	33RC 07 3 3 14	33RC 07 3 5 14
	8	33RC 08 3 3 14	33RC 08 3 5 14

### 32 Bit mit Rear I/O with rear I/O

	slot	V(I/O) = 3.3 V	V(I/O) = 5 V
<b>66 MHz</b>	1	33RC 01 4 6 14	—
	2	33RC 02 4 6 14	—
	3	33RC 03 4 6 14	—
	4	33RC 04 4 6 14	—
	5	33RC 05 4 6 14	—
<b>33 MHz</b>	1	33RC 01 4 3 14	33RC 01 4 5 14
	2	33RC 02 4 3 14	33RC 02 4 5 14
	3	33RC 03 4 3 14	33RC 03 4 5 14
	4	33RC 04 4 3 14	33RC 04 4 5 14
	5	33RC 05 4 3 14	33RC 05 4 5 14
	6	33RC 06 4 3 14	33RC 06 4 5 14
	7	33RC 07 4 3 14	33RC 07 4 5 14
	8	33RC 08 4 3 14	33RC 08 4 5 14

### 32 Bit mit Rear I/O ohne geographische Adressen with rear I/O without Geographic Addressing

	slot	V(I/O) = 3.3 V	V(I/O) = 5 V
<b>66 MHz</b>	1	33RC 01 5 6 14	—
	2	33RC 02 5 6 14	—
	3	33RC 03 5 6 14	—
	4	33RC 04 5 6 14	—
	5	33RC 05 5 6 14	—
<b>33 MHz</b>	1	33RC 01 5 3 14	33RC 01 5 5 14
	2	33RC 02 5 3 14	33RC 02 5 5 14
	3	33RC 03 5 3 14	33RC 03 5 5 14
	4	33RC 04 5 3 14	33RC 04 5 5 14
	5	33RC 05 5 3 14	33RC 05 5 5 14
	6	33RC 06 5 3 14	33RC 06 5 5 14
	7	33RC 07 5 3 14	33RC 07 5 5 14
	8	33RC 08 5 3 14	33RC 08 5 5 14

### 64 Bit

	slot	V(I/O) = 3.3 V	V(I/O) = 5 V
<b>66 MHz</b>	1	33RC 01 6 6 14	—
	2	33RC 02 6 6 14	—
	3	33RC 03 6 6 14	—
	4	33RC 04 6 6 14	—
	5	33RC 05 6 6 14	—
<b>33 MHz</b>	1	33RC 01 6 3 14	33RC 01 6 5 14
	2	33RC 02 6 3 14	33RC 02 6 5 14
	3	33RC 03 6 3 14	33RC 03 6 5 14
	4	33RC 04 6 3 14	33RC 04 6 5 14
	5	33RC 05 6 3 14	33RC 05 6 5 14
	6	33RC 06 6 3 14	33RC 06 6 5 14
	7	33RC 07 6 3 14	33RC 07 6 5 14
	8	33RC 08 6 3 14	33RC 08 6 5 14